

## FICHA TÉCNICA DE LA ASIGNATURA

<b>Datos de la asignatura</b>	
Nombre	<b>Electrónica</b>
Código	<b>DEA-GITI-222</b>
Titulación	<b>Grado en Ingeniería en Tecnologías Industriales</b>
Curso	<b>2º</b>
Cuatrimestre	<b>2º</b>
Créditos ECTS	<b>7.5 ECTS</b>
Carácter	<b>Obligatoria común</b>
Departamento	<b>Electrónica, Automática y Comunicaciones</b>
Área	<b>Electrónica Analógica y Sistemas Digitales</b>
Universidad	<b>Universidad Pontificia Comillas</b>
Horario	
Profesores	<b>Carlos Rodríguez-Morcillo García, José Daniel Muñoz Frías, Juan Carlos Maroto Carro, Antonio Muñoz San Roque</b>
Descriptor	

<b>Datos del profesorado</b>	
<b>Profesor</b>	
Nombre	<b>Antonio Muñoz San Roque</b>
Departamento	<b>Electrónica, Automática y Comunicaciones</b>
Área	
Despacho	<b>Dirección ICAI (5ª planta)</b>
e-mail	<b>antonio.munoz@iit.comillas.edu</b>
Horario de Tutorías	<b>Concertar cita por e-mail</b>

<b>Profesor</b>	
Nombre	Carlos Rodríguez-Morcillo García
Departamento	Instituto de Investigación Tecnológica
Área	
Despacho	IIT 2ª planta (Santa Cruz de Marcenado 26)
e-mail	carlos.rodriguez@comillas.edu
Horario de Tutorías	Concertar cita por e-mail
<b>Profesor</b>	
Nombre	José Daniel Muñoz Frías
Departamento	Electrónica, Automática y Comunicaciones
Área	
Despacho	D-219
e-mail	daniel@comillas.edu
Horario de Tutorías	Concertar cita por e-mail
<b>Profesor</b>	
Nombre	Juan Carlos Maroto Carro
Departamento	Electrónica, Automática y Comunicaciones
Área	
Despacho	Despacho Dpto. Electrónica, Automática y Comunicaciones (2ª planta)
e-mail	jcmaroto@comillas.edu
Horario de Tutorías	Concertar cita por e-mail
<b>Profesores de laboratorio</b>	
Nombre	José Luis Herranz Jiménez
Nombre	Egbert Daniel Rodríguez Messmer
Nombre	Jorge Santamaría Codesal
Nombre	Alfonso Muñoz Hernández
Nombre	Jaime de la Peña Llerandi
Nombre	Raúl Velasco Valencia
Nombre	Santiago Lizón Martínez
Nombre	Pedro Casatejada Herrera
Nombre	Ignacio Suárez Valdeolivas
Nombre	Silvia Cestau Cubero
Nombre	Sergio Reguero Cachafeiro

## DATOS ESPECÍFICOS DE LA ASIGNATURA

<b>Contextualización de la asignatura</b>
<b>Aportación al perfil profesional de la titulación</b>
<p>En el perfil profesional del graduado en Ingeniería Electromecánica, esta asignatura pretende proporcionar conocimientos básicos de electrónica analógica y digital, de forma que todo graduado en ingeniería electromecánica, sea cual sea la elección de intensificación, tenga una base de electrónica mínima suficiente para su aplicación profesional y posteriores estudios.</p> <p>El objetivo es que al finalizar el curso los alumnos dominen los conceptos y técnicas esenciales para analizar el comportamiento de circuitos y sistemas electrónicos básicos, manejen con soltura conceptos como los de señales analógicas o digitales y los principios básicos del procesamiento de señal, y hayan adquirido nociones básicas para el diseño de circuitos electrónicos sencillos.</p> <p>En la parte de laboratorio, además de los principios de diseño, montaje y prueba de circuitos electrónicos, el alumno aprende técnicas de trabajo en grupo y de compartición de resultados que resultan fundamentales para el perfil técnico del ingeniero electromecánico.</p>
<b>Prerrequisitos</b>
Análisis de circuitos eléctricos

<b>Competencias - Objetivos</b>
<b>Competencias Genéricas</b>
CG01. Capacidad para el desarrollo de proyectos en el ámbito de la Ingeniería Industrial
CG03. Conocimiento en materias básicas y tecnológicas, que les capacite para el aprendizaje de nuevos métodos y teorías, y les dote de versatilidad para adaptarse a nuevas situaciones.
CG04. Capacidad de resolver problemas con iniciativa, toma de decisiones, creatividad, razonamiento crítico y de comunicar y transmitir conocimientos, habilidades y destrezas en el campo de la Ingeniería Industrial.
CG06. Capacidad para el manejo de especificaciones, reglamentos y normas de obligado cumplimiento.
<b>Competencias específicas</b>
CEN2. Conocimiento de los fundamentos y aplicaciones de la electrónica analógica.
CRI5. Conocimientos de los fundamentos de la electrónica.

## Resultados de Aprendizaje<sup>1</sup>

1. Conocer los componentes básicos electrónicos, tanto analógicos como digitales.
2. Entender conceptos como los de señales analógicas o digitales, los principios básicos del procesamiento de señal, y los conceptos básicos de análisis en frecuencia de los circuitos lineales con una constante de tiempo.
3. Aplicar las técnicas de análisis de circuitos electrónicos lineales y no lineales a circuitos con amplificadores operacionales, diodos y elementos pasivos. Entender y manejar los modelos lineales a tramos de los componentes no lineales.
4. Diseñar circuitos sencillos para amplificación, filtrado y acondicionamiento de señales, usando amplificadores operacionales, montarlos en laboratorio y comprobar su correcto funcionamiento.
5. Analizar y diseñar circuitos lógicos básicos basados en sistemas cableados mediante el uso de puertas lógicas, y basados en sistemas programados mediante sistemas de microprocesador.
6. Utilizar adecuadamente los instrumentos típicos de un laboratorio de electrónica (fuentes de alimentación y de señal, osciloscopio, multímetros, etc.)

---

<sup>1</sup>Los resultados de aprendizaje son indicadores de las competencias que nos permiten evaluar el grado de dominio que poseen los alumnos. Las competencias suelen ser más generales y abstractas. Los R.A. son indicadores observables de la competencia

## BLOQUES TEMÁTICOS Y CONTENIDOS

<b>Contenidos - Bloques Temáticos</b>
<b>BLOQUE 1: Electrónica Analógica</b>
Las líneas básicas contenidas en el programa se articulan alrededor de los conceptos fundamentales de la electrónica básica.
<b>Tema 1: Sistemas electrónicos, señales y conceptos básicos de respuesta en frecuencia.</b>
1.1 Concepto de señal, e introducción a los transductores, acondicionadores de señal y sistemas electrónicos. 1.2 Representación de las señales en el dominio de la frecuencia y conceptos básicos de respuesta en frecuencia y filtrado con redes de primer orden. 1.3 Potencia de una señal.
<b>Tema 2: Amplificadores y amplificadores operacionales</b>
2.1 Amplificadores ideales y características básicas: ganancia, resistencia de entrada y salida y rendimiento. 2.2 Amplificadores operacionales en lazo abierto o con realimentación positiva: comparadores. 2.3 Amplificadores operacionales con realimentación negativa: configuraciones básicas, y aplicación al acondicionamiento de señales.
<b>Tema 3: Diodos, rectificadores y reguladores de tensión</b>
3.1 Diodo ideal y circuitos con diodos. 3.2 Diodo real y modelo con caída de tensión constante 3.3 Circuitos rectificadores. 3.4 Diodo Zener y reguladores de tensión

## BLOQUE 2: Electrónica Digital

### Tema 4: Introducción a los sistemas digitales

- 4.1 Señales analógicas y digitales y teorema del muestreo.
- 4.2 Sistemas binarios, lógicas positiva y negativa, y clasificación de los sistemas digitales.
- 4.3 Sistemas de numeración.
- 4.4 Puertas lógicas, tablas de verdad, y lógica booleana.
- 4.5 Diseño de sistemas digitales combinacionales y simplificación mediante diagramas de Karnaugh
- 4.6 Elementos de entrada y salida: pulsadores, transistores, activación de relés, etc.
- 4.7 Circuitos combinacionales básicos: multiplexores y demultiplexores, codificadores y decodificadores, etc.

### Tema 5. Sistemas basados en microprocesador

- 5.1 Estructura y bloques básicos de un microprocesador.
- 5.2 Principios básicos de programación de microprocesadores.
- 5.3 Aplicación a la implantación de funciones lógicas.
- 5.4 Máquinas de estado.
- 5.5 Implantación de las máquinas de estado en un sistema de microprocesador

## METODOLOGÍA DOCENTE

### Aspectos metodológicos generales de la asignatura

Con el fin de conseguir el desarrollo de competencias propuesto, la materia se desarrollará teniendo en cuenta la actividad del alumno como factor prioritario. Ello implicará que tanto las sesiones presenciales como las no presenciales promoverán la implicación activa de los alumnos en las actividades de aprendizaje.

### Metodología Presencial: Actividades

- 1. Lección expositiva:** El profesor explicará los conceptos fundamentales de cada tema incidiendo en lo más importante y a continuación se explicarán una serie de problemas tipo, gracias a los cuáles se aprenderá a identificar los elementos esenciales del planteamiento y la resolución de problemas del tema.
- 2. Resolución en clase de problemas propuestos:** En estas sesiones se explicarán, corregirán y analizarán problemas análogos y de mayor complejidad de cada tema previamente propuestos por el profesor y trabajados por el alumno.
- 3. Prácticas de laboratorio.** Se realizara en grupos y en ellas los alumnos ejercitarán los conceptos y técnicas estudiadas, familiarizándose con el entorno material y humano del trabajo en el laboratorio, diseñando, montando y comprobando los circuitos y sistemas electrónicos, y coordinando el trabajo entre los miembros del grupo y con otros grupos.
- 4. Tutorías:** se realizarán en grupo e individualmente para resolver las dudas que se les planteen a los alumnos después de haber trabajado los distintos temas. Y también para orientar al alumno en su proceso de aprendizaje.

## Metodología No presencial: Actividades

- 1. Estudio individual** y personal por parte del alumno de los conceptos expuestos en las lecciones expositivas.
- 2. Resolución de problemas prácticos**, algunos de los cuales que se corregirán en clase, de forma individual o grupal.
- 3. Profundización de los conceptos** vistos en clase, por medio de material proporcionado y selecciones de los libros de texto u otro material.
- 4. Preparación y planificación de las prácticas de laboratorio**, de forma individual o grupal
- 5. Análisis de los resultados de laboratorio**, preparación de informes y presentaciones públicas.

El objetivo principal del trabajo no presencial es llegar a entender y comprender los conceptos teóricos de la asignatura, así como ser capaz de poner en práctica estos conocimientos para resolver los diferentes tipos de problemas.

RESUMEN HORAS DE TRABAJO DEL ALUMNO			
HORAS PRESENCIALES			
Lección magistral	Resolución de problemas	Prácticas laboratorio	Evaluación
20	21	30	4
HORAS NO PRESENCIALES			
Trabajo autónomo sobre contenidos teóricos	Trabajo autónomo sobre contenidos prácticos	Realización de trabajos colaborativos	Estudio
35	36	24	55
<b>CRÉDITOS ECTS:7,5 (225 horas)</b>			

### EVALUACIÓN Y CRITERIOS DE CALIFICACIÓN

Actividades de evaluación	Criterios de evaluación	PESO
<b>Realización de exámenes:</b> · Examen Intercuatrimestral · Examen Final	<ul style="list-style-type: none"> <li>- Comprensión de conceptos.</li> <li>- Aplicación de conceptos a la resolución de problemas prácticos.</li> <li>- Análisis e interpretación de los resultados obtenidos en la resolución de problemas.</li> <li>- Presentación y comunicación escrita.</li> </ul>	80% de la teoría (ver apartado de calificación)
<b>Realización de pruebas de seguimiento:</b> · Pruebas objetivas realizadas en clase. El número de pruebas (mínimo 2) dependerá de la evolución del aprendizaje.	<ul style="list-style-type: none"> <li>- Comprensión de conceptos.</li> <li>- Aplicación de conceptos a la resolución de problemas prácticos.</li> <li>- Análisis e interpretación de los resultados obtenidos en la resolución de problemas.</li> </ul>	20% de la teoría (ver apartado de calificación)
<b>Evaluación del trabajo de laboratorio</b>	<ul style="list-style-type: none"> <li>- Capacidad de diseñar, montar, comprobar circuitos y sistemas electrónicos</li> <li>- Presentación y comunicación escrita</li> </ul>	100% del laboratorio (ver apartado de calificación)



## CALIFICACIÓN.

### Calificaciones

**Teoría:** Evaluación continua basada en las siguientes pruebas:

- Controles en clase (**CC**), todos con el mismo peso.
- Examen intercuatrimestral (**EI**)
- Examen final de la convocatoria ordinaria (**EF1**)
- Examen final de la convocatoria extraordinaria (**EF2**)

En la **convocatoria ordinaria**, la nota de teoría dependerá de los resultados obtenidos en las pruebas de seguimiento, y se obtendrá como sigue:

- Si  $EF1 \geq 4$  y  $(CC+EI)/2 < 7$  entonces:  
$$T = 0,2 \times CC + 0,2 \times EI + 0,6 \times EF1$$
- Si  $EF1 \geq 4$  y  $(CC+EI)/2 \geq 7$  entonces:  
$$T = \text{Max}( 0,3 \times CC + 0,3 \times EI + 0,4 \times EF1 ; 0,2 \times CC + 0,2 \times EI + 0,6 \times EF1 )$$
- Si  $EF1 < 4$  entonces:  
$$T = \text{Min}( 0,3 \times CC + 0,3 \times EI + 0,4 \times EF1 ; EF1 )$$

En la **convocatoria extraordinaria** (a la que el alumno solamente puede presentarse si tiene el laboratorio aprobado), la nota de teoría se obtendrá a partir del examen final de la convocatoria extraordinaria como sigue:

- Si  $EF2 \geq 4$  entonces:  
$$T = 0,1 \times CC + 0,1 \times EI + 0,8 \times EF2$$
- Si  $EF2 < 4$  entonces:  
$$T = \text{Min}( 0,1 \times CC + 0,1 \times EI + 0,8 \times EF2 ; EF2 )$$

**Laboratorio:** el objetivo del método de evaluación es aumentar la capacidad crítica, la creatividad y la iniciativa del alumno, promover su capacidad de síntesis, fomentar el aprovechamiento eficiente del tiempo, y coordinar criterios de evaluación entre profesores.

En las prácticas se valora por un lado las tareas de análisis y las tareas de diseño (más creativas) que se solicitan al alumno, y por otro su aportación personal adicional a lo que se le solicita. Con ello el alumno debe tener en cuenta para su evaluación los siguientes aspectos:

- Los alumnos que no aporten nada adicional a lo que les solicita no alcanzan la nota máxima.
- Las tareas de diseño o creativas son de especial relevancia.
- No terminar las prácticas no está penalizado si por el contrario el trabajo realizado es suficiente en cantidad y calidad. De esta forma se fomenta la creatividad y profundización en aspectos puntuales de interés.
- Sí se penaliza que el trabajo realizado no sea suficiente en cantidad y calidad.
- Es fundamental que el alumno sea crítico con los resultados que obtenga.

Con todo ello se utilizan los siguientes criterios de calificación:

- 1) Aportación adicional a lo solicitado 10%.
- 2) Aportación creativa 30%.
- 3) Capacidad crítica: 15%
- 4) Cuestionario final de la práctica: 10%
- 5) Contenido habitual de la práctica: 35%
- 6) Estudio previo de la práctica. No suma pero resta hasta 3 puntos si no se hace.

La nota de laboratorio (**L**), si está aprobado, se mantiene para la convocatoria extraordinaria. En caso de estar suspenso, el alumno no se podrá presentar en la convocatoria extraordinaria.

**Calificación final:**  $0,65 \times T + 0,35 \times L$ , con nota mínima de 5 en teoría (T) y en laboratorio (L).

**La asistencia a clase es obligatoria**, según el artículo 93 de las Normas Académicas de la Escuela Técnica Superior de Ingeniería (ICAI). Los requisitos de asistencia se aplicarán de forma independiente para las sesiones de teoría y de laboratorio.

- En el caso de las sesiones de teoría, el incumplimiento de esta norma podrá impedir presentarse a examen en la convocatoria ordinaria.
- En el caso de las sesiones de laboratorio, el incumplimiento de esta norma podrá impedir presentarse a examen en la convocatoria ordinaria y en la extraordinaria. En cualquier caso las faltas no justificadas a sesiones de laboratorio serán penalizadas en la evaluación.

## PLAN DE TRABAJO Y CRONOGRAMA<sup>2</sup>

Actividades No presenciales	Fecha de realización	Fecha de entrega
· Estudio individual y personal por parte del alumno de los conceptos expuestos en las lecciones expositivas.	Después de cada clase	
· Resolución de los problemas propuestos	Semanalmente	
· Preparación del examen intercuatrimestral y final	Febrero y Abril	
· Elaboración de los informes de laboratorio	Según grupo de laboratorio	Personalizado para cada grupo

## BIBLIOGRAFÍA Y RECURSOS

Bibliografía Básica
<ul style="list-style-type: none"><li>• Transparencias de la asignatura (en el portal de recursos de la asignatura).</li><li>• Sedra-Smith, Microelectronic Circuits, 5ª ed., Oxford U. P., 2006</li><li>• John F. Wakerly, Digital Design: Principles and Practices, Pearson Education, 2006</li><li>• José Daniel Muñoz Frías, Introducción a los sistemas digitales (en el portal de recursos de la asignatura).</li></ul>
Bibliografía Complementaria
<ul style="list-style-type: none"><li>• R. F. Coughlin y F. F. Driscoll, Operational Amplifiers and Linear Integrated Circuits, 6o ed. Prentice Hall, 2000.</li><li>• Horowitz-Hill, The art of electronics, 2ª ed., Cambridge U. P., 1989</li><li>• Hayes-Horowitz, Student manual for the art of electronics, Cambridge U. P., 1989</li><li>• John F. Wakerly, Digital Design: Principles and Practices, Pearson Education, 2006</li><li>• M. Schmidt, Arduino: A Quick Start Guide, 1st ed. Pragmatic Bookshelf, 2011.</li></ul>

---

<sup>2</sup> En la ficha resumen se encuentra una planificación detallada de la asignatura. Esta planificación tiene un carácter orientativo y las fechas podrán irse adaptando de forma dinámica a medida que avance el curso.

# FICHA RESUMEN

				1 semana son n. horas:	3 de clase + 2 de laboratorio		
Actividad							
Semana	Contenido	Tem.	Comp.	Actividades Formativas Presenciales	Actividades Formativas no	Presenc.	No pres.
1	Teoría: Concepto de señal, e introducción a los transductores y sistemas electrónicos. Recordatorio de Thevenin. <b>Laboratorio: introducción al laboratorio: normas, grupos, objetivos, organización</b>	1	GC1-6, CRI5, CE1	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
2	Teoría: Representación de señales en el dominio de la frecuencia y respuesta en frecuencia. <b>Laboratorio: introducción a las herramientas del laboratorio: oscilos, fuente, generador. Aplicación circuitos RC, LEDs, sensores resistivos</b>	1	GC1-6, CRI5, CE2	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
3	Teoría: Respuesta en frecuencia y diseño de filtros de primer orden. Potencia de una señal y valor eficaz. <b>Laboratorio: introducción a las herramientas del laboratorio: oscilos, micros. Aplicación circuitos RC, LEDs, sensores resistivos</b>	1	GC1-6, CRI5, CE3	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
4	Teoría: Amplificadores, ganancia y resistencias de entrada y salida. Buffer de tensión. Alimentación y rendimiento. Saturación. <b>Laboratorio: introducción a las herramientas del laboratorio: oscilos, salida acústica, entrada acústica</b>	2	GC1-6, CRI5, CE4	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
5	Teoría: Amplificador operacional. Funcionamiento en lazo abierto y con realimentación positiva, comparadores. <b>Laboratorio: módulos de filtrado.</b>	2	GC1-6, CRI5, CE4	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
6	Teoría: Introducción a la realimentación negativa. Configuraciones básicas del amplificador operacional funcionando con realimentación negativa. Limitaciones en tensión y corriente. <b>Laboratorio: módulos de amplificación</b>	2	GC1-6, CRI5, CE5	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
7	Teoría: Aplicación del amplificador operacional al acondicionamiento electrónico de señales. <b>Laboratorio: módulos de amplificación</b>	2	GC1-6, CRI5, CE5	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
8	Teoría: Diodo ideal y circuitos con diodos. Cálculo de características de transferencia. <b>Laboratorio: módulos de comparación</b>	3	GC1-6, CRI5, CE5	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
<b>Examen Intersemestral</b>							<b>6</b>
9	Teoría: Rectificadores de media y doble onda, y filtro con condensador. Diodo real y modelo de caída constante. <b>Laboratorio: módulos de comparación</b>	3	GC1-6, CRI5, CE6	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
10	Teoría: Diodo Zener y reguladores de tensión. Señales digitales. Sistemas binarios. Puertas lógicas y álgebra de Boole. Sistemas de numeración. <b>Módulos detectores de pico</b>	3 y 4	GC1-6, CRI5, CE6	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
11	Teoría: Tabla de verdad y diseño sistemático de sistemas combinatoriales. Simplificación con diagramas de Karnaugh. <b>Laboratorio: diseño final integración</b>	4	GC1-6, CRI5, CE7	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
12	Teoría: Elementos de entrada y salida. Bloques combinatoriales básicos. <b>Laboratorio: diseño final integración</b>	4	GC1-6, CRI5, CE8	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
13	Teoría: Estructura de un microprocesador. Lenguaje C para micros y principios básicos de programación de sistemas de microprocesador. <b>Laboratorio: diseño final integración</b>	5	GC1-6, CRI5, CE9	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
14	Teoría: Implantación de funciones lógicas en sistemas de microprocesador. Máquinas de estados. <b>Laboratorio: diseño final puesta a punto</b>	5	GC1-6, CRI5, CE10	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
15	Teoría: Máquinas de estado e implantación en sistemas de microprocesador. <b>Laboratorio: entrega de diseño final</b>	5	GC1-6, CRI5, CE10	Lección expositiva, resolución en clase de problema, tutorías  <b>Prácticas de laboratorio, tutorías</b>	Estudio Individual, resolución de problemas, profundización de temas  <b>Preparación de las prácticas, trabajo previo, análisis de los resultados, preparación de informes y</b>	3	6
<b>Examen final</b>							<b>9</b>
<b>Total</b>						<b>75</b>	<b>150</b>
<b>Horas</b>						<b>225</b>	
<b>ECTS</b>						<b>7,50</b>	