



FICHA TÉCNICA DE LA ASIGNATURA

Datos de la asignatura	
Nombre completo	Circuitos Electrónicos
Código	DEA-GITT-211
Título	Grado en Ingeniería en Tecnologías de Telecomunicación por la Universidad Pontificia Comillas
Impartido en	Grado en Ingeniería en Tecnologías de Telecom. y Grado en Análisis de Negocios/Business Analytics [Segundo Curso] Grado en Ingeniería en Tecnologías de Telecomunicación [Segundo Curso]
Nivel	Reglada Grado Europeo
Cuatrimestre	Semestral
Créditos	6,0 ECTS
Carácter	Obligatoria (Grado)
Departamento / Área	Departamento de Electrónica, Automática y Comunicaciones
Responsable	José Luis Rodríguez Marrero
Horario de tutorías	Solicitar cita previa

Datos del profesorado	
Profesor	
Nombre	José Luis Rodríguez Marrero
Departamento / Área	Departamento de Electrónica, Automática y Comunicaciones
Despacho	Alberto Aguilera 25 [D-216]
Correo electrónico	marrero@icai.comillas.edu
Profesor	
Nombre	Juan Carlos Maroto Carro
Departamento / Área	Departamento de Electrónica, Automática y Comunicaciones
Correo electrónico	jcmaroto@icai.comillas.edu
Profesores de laboratorio	
Profesor	
Nombre	Carlos Becker Robles
Departamento / Área	Departamento de Electrónica, Automática y Comunicaciones
Correo electrónico	cbecker@icai.comillas.edu
Profesor	
Nombre	Luis Ángel Pérez Sanz
Departamento / Área	Departamento de Electrónica, Automática y Comunicaciones
Correo electrónico	lperez@icai.comillas.edu
Profesor	



Nombre	Raúl Velasco Valencia
Departamento / Área	Departamento de Electrónica, Automática y Comunicaciones
Correo electrónico	raul.velasco@icai.comillas.edu

DATOS ESPECÍFICOS DE LA ASIGNATURA

Contextualización de la asignatura

Aportación al perfil profesional de la titulación

Curso de introducción a la electrónica orientada al procesamiento de señales. Se pone énfasis en la forma y función de los circuitos electrónicos, es decir, en los aspectos básicos que tienen en común para la finalidad que persiguen. En este curso estudiamos los fundamentos de electrónica analógica: amplificación y filtrado. A ellas se les dedica gran parte del curso, aunque también se abordan algunas técnicas no-lineales sencillas, tales como rectificación, comparación, etc.

El objetivo fundamental de este curso es que los alumnos sean capaces de diseñar un sistema de instrumentación electrónica sencillo. Para ello, diseñaremos un circuito electrónico para la medida del nivel de intensidad luminosa artificial de una sala. El diseño de este circuito nos permitirá familiarizarnos con los procedimientos básicos del diseño de sistemas electrónicos, las técnicas habituales de medida, y los fundamentos teóricos de algunos dispositivos electrónicos novedosos.

Prerequisitos

Conocimientos básicos de circuitos eléctricos tales como los estudiados en la asignatura Circuitos Eléctricos de 1º GITT: circuitos resistivos, circuitos de primer orden y fundamentos de respuesta en frecuencia de circuitos RC.

Competencias - Objetivos

Competencias

GENERALES

CG03	Conocimiento de materias básicas y tecnologías, que le capacite para el aprendizaje de nuevos métodos y tecnologías, así como que le dote de una gran versatilidad para adaptarse a nuevas situaciones.
CG04	Capacidad de resolver problemas con iniciativa, toma de decisiones, creatividad, y de comunicar y transmitir conocimientos, habilidades y destrezas, comprendiendo la responsabilidad ética y profesional de la actividad del ingeniero técnico de telecomunicación.

ESPECÍFICAS

CFBT04	Comprensión y dominio de los conceptos básicos de sistemas lineales y las funciones y transformadas relacionadas, teoría de circuitos eléctricos, circuitos electrónicos, principio físico de los semiconductores y familias lógicas, dispositivos electrónicos y fotónicos, tecnología de materiales y su aplicación para la resolución de problemas propios de la ingeniería.
---------------	---

Resultados de Aprendizaje

RA1	Comprender las funciones básicas de los circuitos electrónicos: amplificación, filtrado, rectificación, comparación, etc.
------------	---



RA2	Conocer dispositivos electrónicos, tales como amplificadores operacionales, diodos, diodos LED, fotodiodos
RA3	Implementar circuitos electrónicos básicos usando amplificadores operacionales.
RA4	Diseñar un circuito electrónico para la medida de una variable física, familiarizándose con los procedimientos básicos del diseño de sistemas electrónicos y las técnicas habituales de medida.

BLOQUES TEMÁTICOS Y CONTENIDOS

Contenidos – Bloques Temáticos

BLOQUE 1: Forma y función de un sistema electrónico

Forma y función de un sistema electrónico

- Diagrama de bloques de un sistema electrónico.
- Sensores y Transductores. Linealidad
- Espectro de una señal. Armónicos y su significado físico.
- Sistemas electrónicos de procesamiento de señales. Amplificación, filtrado, detección, comparación.
- Amplificadores operacionales.
- Circuitos básicos con transistores.

BLOQUE 2: Diseño de un sistema electrónico de medida de intensidad luminosa artificial

Diseño de un sistema electrónico de medida de intensidad luminosa artificial

- **Primera etapa.** Amplificadores de corriente. Introducción a los amplificadores operacionales
- **Segunda etapa.** Filtrado. Circuitos RC. Respuesta en frecuencia
- **Tercera etapa.** Rectificador y detector. Diodos
- **Cuarta etapa.** Amplificadores de tensión
- **Quinta etapa.** Comparadores con y sin histéresis

METODOLOGÍA DOCENTE

Aspectos metodológicos generales de la asignatura

Metodología Presencial: Actividades

Cada clase de Circuitos Electrónicos tiene una duración de 50 minutos. Durante este tiempo se realizarán tres tipos de actividades:

1. **Presentación de conceptos básicos.** El profesor introduce en un tiempo máximo de 10 minutos un concepto o aplicación básica.
2. **Problemas de clase.** Los alumnos dedican varios minutos a intentar entender y a hacer el problema asignado que trata el concepto explicado por el profesor. Por último, el profesor discute su solución, sin resolverlo por completo. A esta actividad se le dedicará unos 15 minutos.
3. **Repaso de problemas anteriores.** Discusión de los problemas de clase del día anterior.

Algunas semanas hay prácticas de laboratorio en sesiones de dos horas.



Metodología No presencial: Actividades

1. **Repasar los conceptos de clase.** Esto se hace terminando los problemas de clase, que obligará a repasar los conceptos presentados por el profesor.
2. **Tareas.** Cada semana se asignarán dos o tres problemas que se discutirán en clase la semana siguiente. Estos problemas presentan cuestiones relacionadas con los conceptos trabajados en clase. Asimismo, se colgará la solución de la tarea en la página de la asignatura.
3. **Laboratorio.**

RESUMEN HORAS DE TRABAJO DEL ALUMNO

HORAS PRESENCIALES		
Clase magistral y presentaciones generales	Resolución de problemas de carácter práctico o aplicado	Prácticas de laboratorio, preparación y trabajo posterior
10.00	35.00	15.00
HORAS NO PRESENCIALES		
Estudio de conceptos teóricos fuera del horario de clase por parte del alumno	Resolución de problemas de carácter práctico o aplicado	Prácticas de laboratorio
20.00	70.00	30.00
CRÉDITOS ECTS: 6,0 (180,00 horas)		

EVALUACIÓN Y CRITERIOS DE CALIFICACIÓN

Actividades de evaluación	Criterios de evaluación	Peso
<ul style="list-style-type: none"> Examen final. Tiene un 40% de peso en la nota. 	<ul style="list-style-type: none"> Comprensión de conceptos. Aplicación de conceptos a la resolución de problemas prácticos. Análisis e interpretación de los resultados obtenidos en la resolución de problemas. 	40 %
<ul style="list-style-type: none"> Examen intersemestral I se celebrará la semana 4. Tiene un 10% de peso en la nota. Examen intersemestral II se celebrará la semana 8. Tiene un 25% de peso en la nota. 	<ul style="list-style-type: none"> Comprensión de conceptos. Aplicación de conceptos a la resolución de problemas prácticos. Análisis e interpretación de los resultados obtenidos en la resolución de problemas. 	35 %
<ul style="list-style-type: none"> Laboratorio. Tiene un 25% de peso en la nota. 	<ul style="list-style-type: none"> Trabajo de laboratorio Presentación y comunicación escrita Implementación y pruebas de un diseño electrónico 	25

Calificaciones

Convocatoria Ordinaria

- Examen intersemestral I se celebrará la semana 4. Tiene un 10% de peso en la nota.
- Examen intersemestral II se celebrará la semana 8. Tiene un 25% de peso en la nota.
- Examen final. Tiene un 40% de peso en la nota.
- Laboratorio. Tiene un 25% de peso en la nota.

Convocatoria Extraordinaria

- Nota = 50% nota del examen extraordinario + 25% nota de los exámenes intersemestrales + 25% nota del laboratorio

En caso de haber suspendido el laboratorio en la convocatoria ordinaria, la nota de laboratorio en convocatoria extraordinaria se obtendrá con un examen práctico (problema de diseño, simulación, montaje y verificación de un circuito).

Nota Final

- La nota final de la asignatura en cada convocatoria se redondeará a un número entero. El redondeo se hará teniendo en cuenta la participación del alumno en clase.

Nota: El laboratorio y la teoría deben aprobarse de forma independiente.

Asistencia: La asistencia a clase es obligatoria, según las Normas Académicas de la Escuela Técnica Superior de Ingeniería (ICAI). Los requisitos de asistencia se aplicarán de forma independiente para las sesiones de teoría y de laboratorio:

- En el caso de las sesiones de teoría, el incumplimiento de esta norma podrá impedir presentarse a examen en la convocatoria ordinaria.
- En el caso de las sesiones de laboratorio, el incumplimiento de esta norma podrá impedir presentarse a examen en la convocatoria ordinaria y en la extraordinaria. En cualquier caso, las faltas no justificadas a sesiones de laboratorio serán penalizadas en la evaluación.

BIBLIOGRAFÍA Y RECURSOS

Bibliografía Básica

Teoría

Sedra, Smith. Microelectronic Circuits, 7th ed., Oxford University Press, 2015.

Laboratorio

Se suministra un cuadernillo de prácticas. Asimismo, recomendamos el libro

Hayes, Horowitz. Student Manual for the Art of Electronics. Cambridge Univ. Press. 1989.

En cumplimiento de la normativa vigente en materia de **protección de datos de carácter personal**, le informamos y recordamos que puede consultar los aspectos relativos a privacidad y protección de datos que ha aceptado en su matrícula entrando en esta web y pulsando "descargar"

<https://servicios.upcomillas.es/sedelectronica/inicio.aspx?csv=02E4557CAA66F4A81663AD10CED66792>

Cronograma
Semana 1
<ul style="list-style-type: none"> • Diagrama de bloques de un sistema electrónico.
Semana 2
<ul style="list-style-type: none"> • Sensores y transductores. Espectro de una señal.
Semana 3
<ul style="list-style-type: none"> • Sistemas electrónicos de procesamiento de señales. • Laboratorio 1: Introducción a los equipos del laboratorio.
Semana 4
<ul style="list-style-type: none"> • Amplificadores: características. Amplificación de tensión. Examen #1 •
Semana 5
<ul style="list-style-type: none"> • Amplificadores operacionales (I). Amplificación de tensión. • Laboratorio 2: Introducción a los amplificadores operacionales: amplificadores de corriente.
Semana 6
<ul style="list-style-type: none"> • Amplificadores operacionales (II). Amplificadores de corriente. • Limitaciones de los amplificadores operacionales.
Semana 7
<ul style="list-style-type: none"> • Filtrado (I). Conceptos básicos. • Laboratorio 3: Amplificadores de tensión.
Semana 8
<ul style="list-style-type: none"> • Examen #2
Semana 9
<ul style="list-style-type: none"> • Filtrado (II): redes RC paso-alto y paso-bajo • Laboratorio 4: Circuitos RC.
Semana 10
<ul style="list-style-type: none"> • Dispositivos no lineales: diodos. Circuitos con diodos. • Comparadores
Semana 11
<ul style="list-style-type: none"> • Circuitos de procesamiento de señales (I). • Laboratorio 5: Detector y comparador.
Semana 12
<ul style="list-style-type: none"> • Circuitos de procesamiento de señales (II). • Reguladores de tensión. Comparadores con histéresis.
Semana 13
<ul style="list-style-type: none"> • Modelo básico del transistor bipolar. • Laboratorio 6: Sistema electrónico de procesamiento. Pruebas
Semana 14
<ul style="list-style-type: none"> • Circuitos de conmutación con transistores. • Laboratorio 7: Sistema electrónico de procesamiento. Informe final.